

Partiel de décembre

Nom : **CORRECTION**

Note :

Observations :

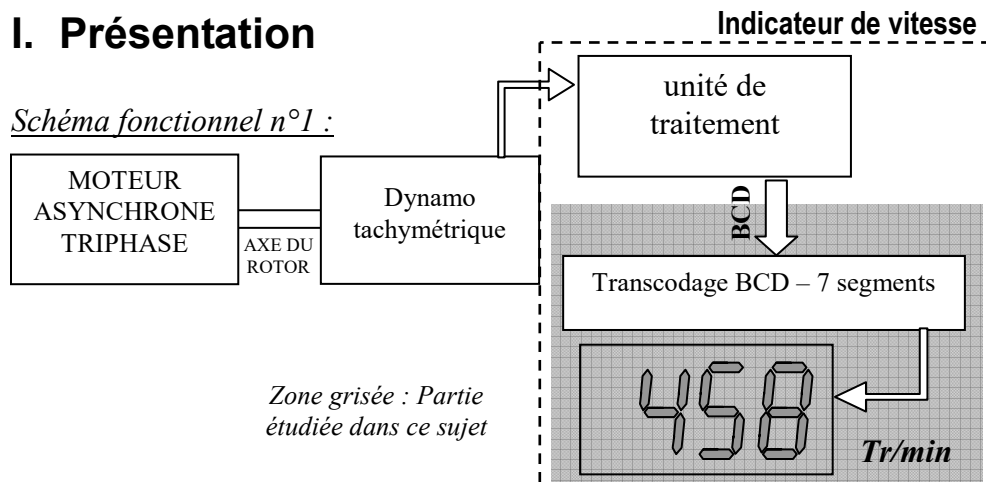
Correction**Consignes :**

- Aucun document autorisé
- Calculatrices interdites
- Durée : 2h
- Répondre sur les documents, aux emplacements spécifiés.

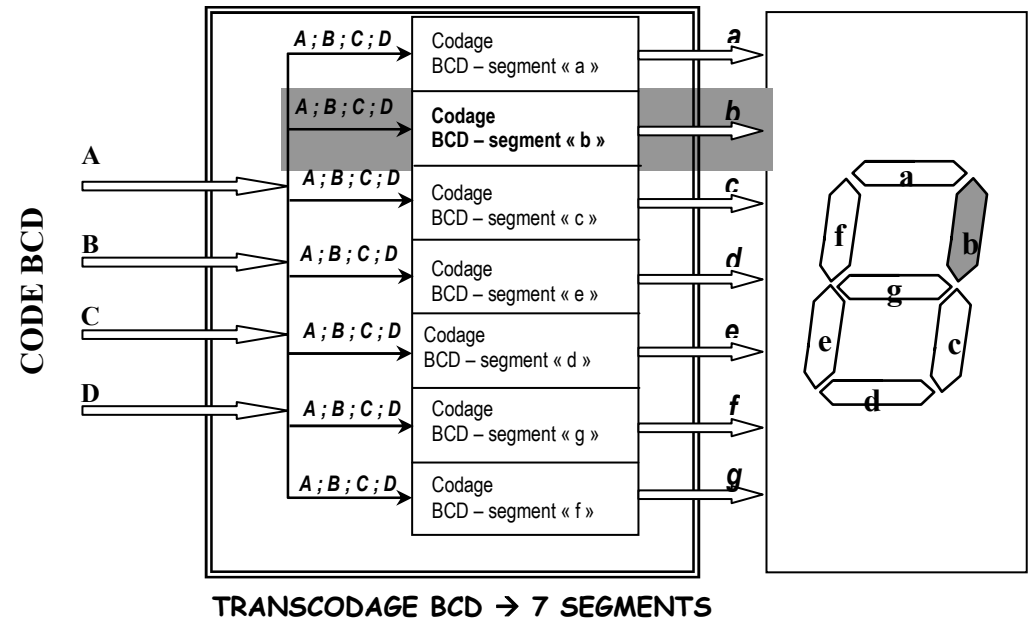
Ce sujet comporte deux problèmes indépendants, eux-mêmes composés de plusieurs parties indépendantes. Vous pouvez donc les traiter dans l'ordre de votre choix.

Problème 1 : Indicateur de vitesse

On se propose d'étudier le transcodage *BCD – 7 segments* qui intervient dans les modules d'affichages (7 segments) de la vitesse de rotation du moteur d'un système de levage.

I. Présentation*Schéma fonctionnel n°1 :***Principe de fonctionnement :**

La vitesse de rotation est captée par une dynamo tachymétrique qui envoie une information analogique vers une unité de traitement de l'indicateur de vitesse. Cette information est convertie en code BCD. Ce code BCD est ensuite codé en 7 segments. Après transcodage, l'information « vitesse » correspond aux segments à éclairer (*voir sur le schéma fonctionnel n°1*).

schéma fonctionnel n°2 : transcodage pour 1 afficheur

Pour chaque segment de chaque afficheur, il faut transcoder l'information arrivant en code BCD (*voir schéma fonctionnel n°2, exemple du segment « b »*).

Principe du codage :

○ Le codage BCD (Binaire Codé Décimal) permet de coder en binaire les nombres décimaux. Ceci permet aux automates et autres organes de traitement de l'information qui travaillent uniquement avec des signaux binaires, de traiter les données. Chaque chiffre (de 0 à 9) est codé en binaire sur 4 bits (A, B, C et D). Pour un nombre à 2 chiffres (ex : 53), on aura 4 valeurs binaires pour les dizaines et 4 valeurs binaires pour les unités.

Exemple :

$$53 \text{ en BCD} = \begin{matrix} & 5 & 3 \\ (0 & 1 & 0 & 1 & 0 & 0 & 1 & 1)_{\text{BCD}} \\ & & & & D & C & B & A \end{matrix}$$

Pour le chiffre des unités (3), on a : A = 1 ; B = 1 ; C = 0 ; D = 0

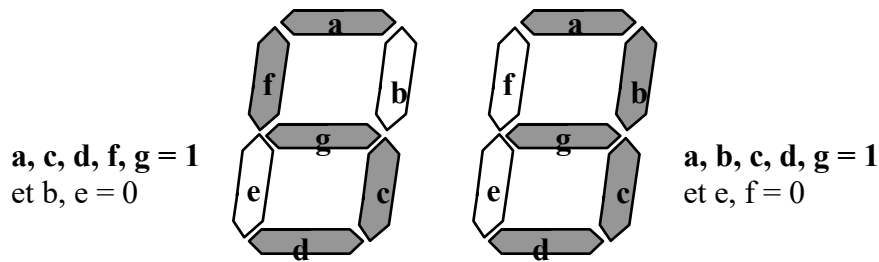
- Le codage en binaire est obtenu par la somme des valeurs des bits.

Exemples :

$$\begin{aligned} 5 &= 0 \cdot 2^3 + 1 \cdot 2^2 + 0 \cdot 2^1 + 1 \cdot 2^0 & 3 &= 0 \cdot 2^3 + 0 \cdot 2^2 + 1 \cdot 2^1 + 1 \cdot 2^0 \\ 5 &= 0 + 4 + 0 + 1 & 3 &= 0 + 0 + 2 + 1 \\ 5 &= (0 \ 1 \ 0 \ 1)_2 & 3 &= (0 \ 0 \ 1 \ 1)_2 \end{aligned}$$

Chaque codeur, en fonction de ses entrées, va fournir 7 variables binaires qui seront soit à 0, soit à 1. Les sorties ainsi mises à 1 doivent correspondre aux segments des afficheurs à éclairer pour visualiser le chiffre à afficher.

Exemple : Pour visualiser le nombre 53, nous aurons en sortie :



II. Travail à effectuer

II.1. Affichage 7 segments en hexadécimal

L’afficheur 7 segments peut afficher les nombres de 0 à 9, puis compléter avec A, B, C, D, E, F pour aller jusqu’à 15 (principe de l’hexadécimal).

II.1.a. Compléter la table de vérité de l’afficheur des unités avec la colonne relative à l’affichage des segments, les colonnes relatives aux variables d’entrée (A, B, C et D), et les colonnes relatives aux variables de sorties (a, b, c, d, e, f et g).

Variables d’entrée :				Affichage segments	Variables de sortie : segments						
D	C	B	A		a	b	c	d	e	f	g
0	0	0	0	0	1	1	1	1	1	1	0
0	0	0	1	1	0	1	1	0	0	0	0
0	0	1	0	2	1	1	0	1	1	0	1
0	0	1	1	3	1	1	1	1	0	0	1
0	1	0	0	4	0	1	1	0	0	1	1
0	1	0	1	5	1	0	1	1	0	1	1
0	1	1	0	6	1	0	1	1	1	1	1
0	1	1	1	7	1	1	1	0	0	0	0
1	0	0	0	8	1	1	1	1	1	1	1
1	0	0	1	9	1	1	1	1	0	1	1
1	0	1	0	A	1	1	1	0	1	1	1
1	0	1	1	b	0	0	1	1	1	1	1
1	1	0	0	c	0	0	0	1	1	0	1
1	1	0	1	d	0	1	1	1	1	0	1
1	1	1	0	e	1	0	0	1	1	1	1
1	1	1	1	f	1	0	0	0	1	1	1

II.1.b. Compléter les tableaux de Karnaugh des variables de sorties (a à g), puis donner les équations réduites de ces variables.

$a = \overline{A} \cdot \overline{C} + \overline{B} \cdot \overline{D} + \overline{B} \cdot C + \overline{A} \cdot C \cdot \overline{D} + \overline{B} \cdot C \cdot \overline{D}$

Remarque : le groupe $\overline{A} \cdot B$ est inutile.

b

BA				
	00	01	11	10
DC	00	01	11	10
00	1	1	1	1
01	1	0	1	0
11	0	1	0	0
10	1	1	0	1

$b = \bar{A}\bar{C} + \bar{A}B\bar{D} + A\bar{B}\bar{D} + A\bar{B}D + \bar{C}\bar{D}$

c

BA				
	00	01	11	10
DC	00	01	11	10
00	1	1	1	0
01	1	1	1	1
11	0	1	0	0
10	1	1	1	1

$c = \bar{C}\bar{D} + \bar{C}D + A\bar{B} + \bar{B}\bar{D} + A\bar{D}$

d

BA				
	00	01	11	10
DC	00	01	11	10
00	1	0	1	1
01	0	1	0	1
11	1	1	0	1
10	1	1	1	0

$d = B\bar{C}\bar{D} + A\bar{B}C + \bar{A}B\bar{C} + \bar{A}B\bar{C} + A\bar{C}D + \bar{B}\bar{D}$

e

BA				
	00	01	11	10
DC	00	01	11	10
00	1	0	0	1
01	0	0	0	1
11	1	1	1	1
10	1	0	1	1

$e = \bar{A}\bar{C} + \bar{A}B + C\bar{D} + B\bar{D}$

f

BA				
	00	01	11	10
DC	00	01	11	10
00	1	0	0	0
01	1	1	0	1
11	0	0	1	1
10	1	1	1	1

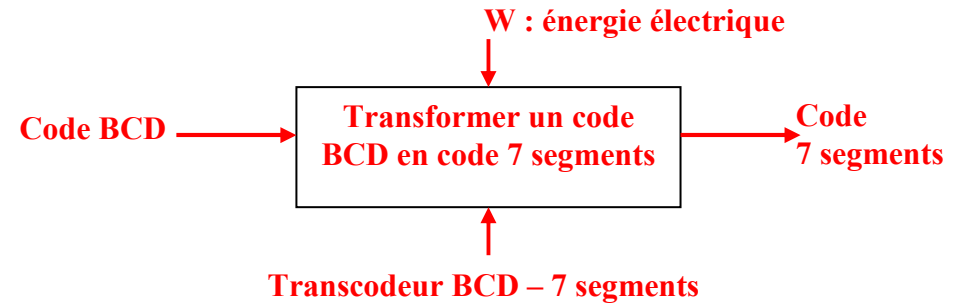
$f = \bar{C}\bar{D} + \bar{B}C\bar{D} + \bar{A}B\bar{D} + B\bar{D} + \bar{A}B\bar{C}$

g

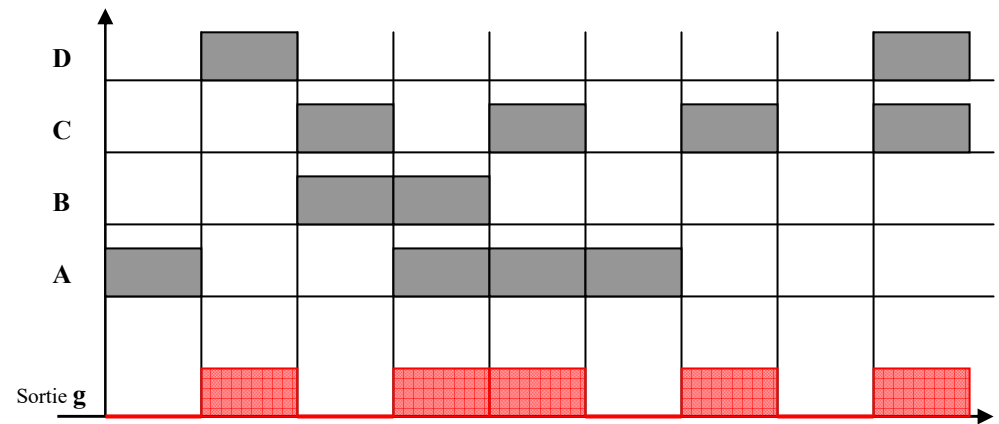
BA				
	00	01	11	10
DC	00	01	11	10
00	0	0	1	1
01	1	1	0	1
11	1	1	1	1
10	1	1	1	1

$g = \bar{A}B + \bar{B}C + D + B\bar{C}$

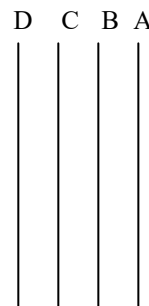
II.1.c. Faire l'actigramme du circuit intégré « décodeur BCD-7 segments ».

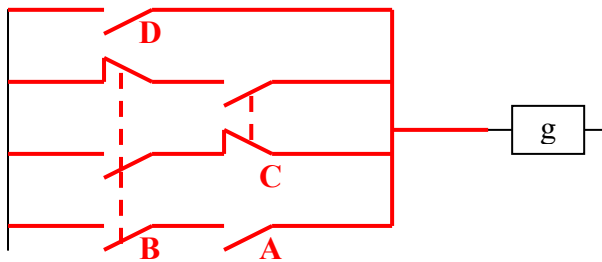
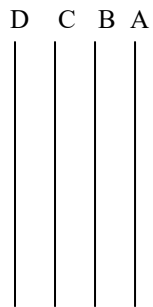
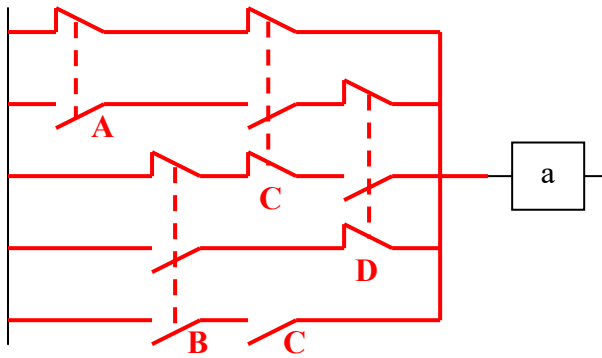


II.1.d. Compléter le chronogramme relatif à la sortie « g », avec l'équation suivante : $g = D + C \cdot \bar{B} + B \cdot \bar{C} + B \cdot A$



II.1.e. Traduire directement les équations de « a » et « g » en logigramme, puis en langage à contacts.

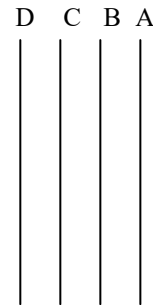




II.1.f. Ecrire l'équation de « g » uniquement avec des portes NAND, puis établir le logigramme.

$$g = A.B + B.C + \bar{B}.C + D = \overline{\overline{A.B + B.C + \bar{B}.C + D}} = \overline{\overline{A.B} \cdot \overline{B.C} \cdot \overline{\bar{B}.C} \cdot \overline{D}}$$

Il faut donc 11 portes NAND à 2 entrées.

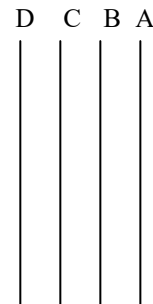


II.1.g. Ecrire l'équation de « g » uniquement avec des portes NOR, puis établir le logigramme.

$$g = A.B + B.\bar{C} + \bar{B}.C + D = \overline{\overline{A.B + B.\bar{C} + \bar{B}.C + D}} = \overline{\overline{A+B} \cdot \overline{B+\bar{C}} \cdot \overline{\bar{B}+C} \cdot \overline{D}}$$

$$g = \overline{\overline{A+B} + \overline{B+\bar{C}} + \overline{\bar{B}+C} + \overline{D}}$$

Il faut donc 13 portes NOR à 2 entrées, nombre que l'on peut réduire à 12 puisqu'il apparaît deux fois B barre.



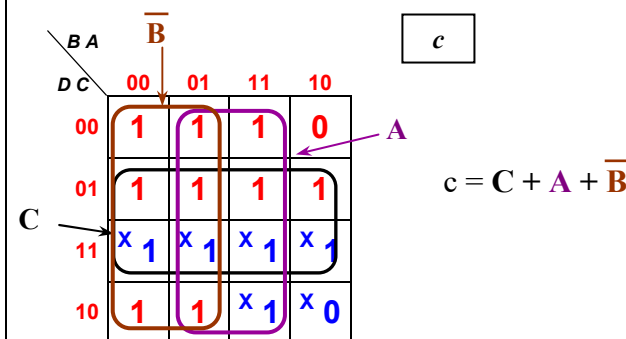
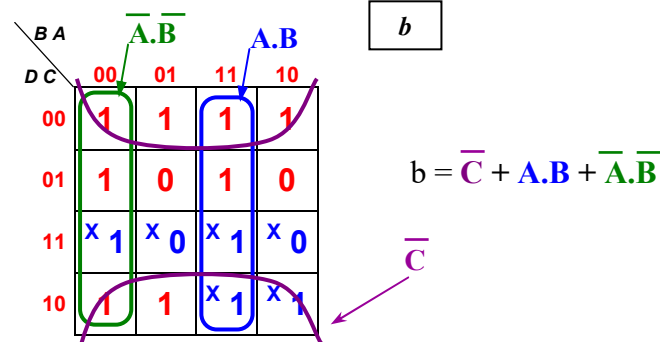
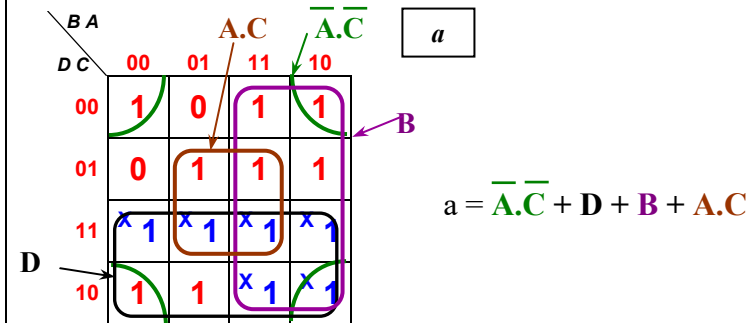
II.2. Affichage 7 segments en base 10

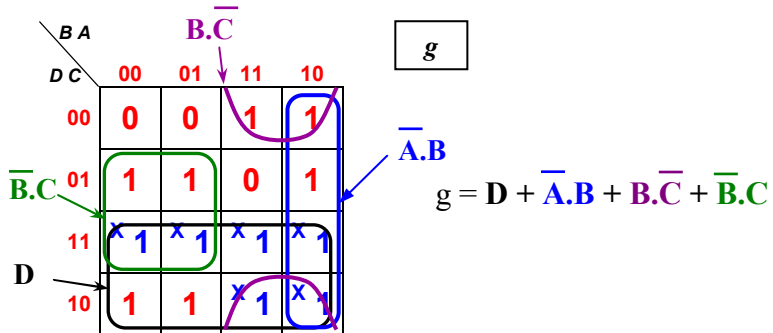
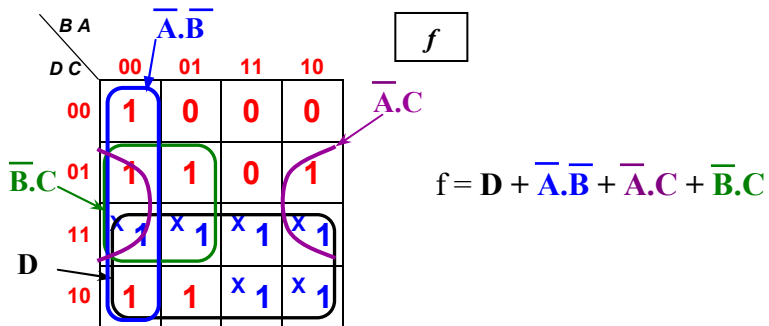
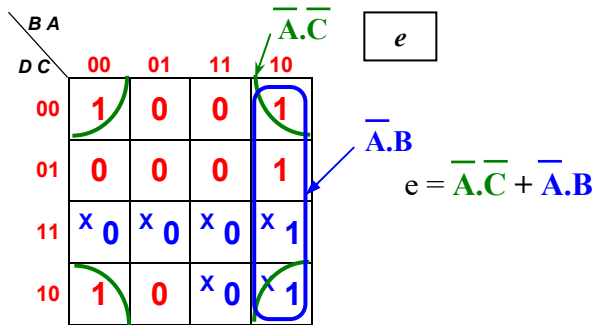
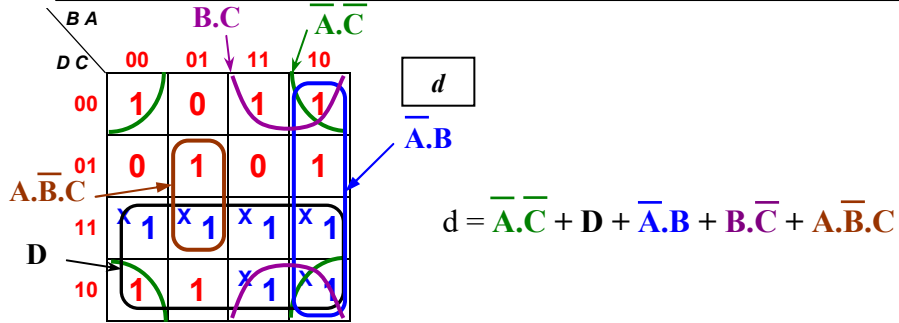
Dans le cas de l’affichage de vitesse, nous n’avons pas besoin d’afficher l’hexadécimal. Il nous suffit d’afficher les chiffres de 0 à 9. Les autres possibilités offertes par le codage en binaire sur 4 bits ne nous intéressent pas. Pour les entrées 10 à 15, nous pourrions donc choisir les valeurs que nous souhaitons pour les variables de sorties (soit 0, soit 1), de manière à simplifier au maximum les équations (regroupements les plus grands possibles dans les tableaux de Karnaugh).

II.2.a. Compléter la table de vérité de l’afficheur des unités

Variables d’entrée :				Affichage segments	Variables de sortie : segments						
D	C	B	A		a	b	c	d	e	f	g
0	0	0	0	0	1	1	1	1	1	1	0
0	0	0	1	:	0	1	1	0	0	0	0
0	0	1	0	2	1	1	0	1	1	0	1
0	0	1	1	3	1	1	1	1	0	0	1
0	1	0	0	4	0	1	1	0	0	1	1
0	1	0	1	5	1	0	1	1	0	1	1
0	1	1	0	6	1	0	1	1	1	1	1
0	1	1	1	7	1	1	1	0	0	0	0
1	0	0	0	8	1	1	1	1	1	1	1
1	0	0	1	9	1	1	1	1	0	1	1
1	0	1	0	X	X	X	X	X	X	X	X
1	0	1	1	X	X	X	X	X	X	X	X
1	1	0	0	X	X	X	X	X	X	X	X
1	1	0	1	X	X	X	X	X	X	X	X
1	1	1	0	X	X	X	X	X	X	X	X
1	1	1	1	X	X	X	X	X	X	X	X

II.2.b. Compléter les tableaux de Karnaugh des variables de sorties (a à g). Remplir les cases correspondantes aux cases « X » de la table de vérité par des 0, des 1, ou un mélange de 0 et de 1, au choix, de manière à obtenir les regroupements les plus grands possibles. Donner les équations réduites des variables « a » à « g ».





Problème 2 : GRAFCET

I. Questions de cours

I.1. Donner les 5 règles d'évolution du Grafcet :

Règle 1 : • L'étape initiale est activée inconditionnellement à l'initialisation de l'automatisme.

Règle 2 : • Une transition est validée lorsque toutes les étapes précédentes sont actives, puis franchie si la condition de transition associée est vraie.

- Le franchissement d'une transition provoque l'activation de toutes les étapes immédiatement suivantes et la désactivation de toutes les étapes immédiatement précédentes.

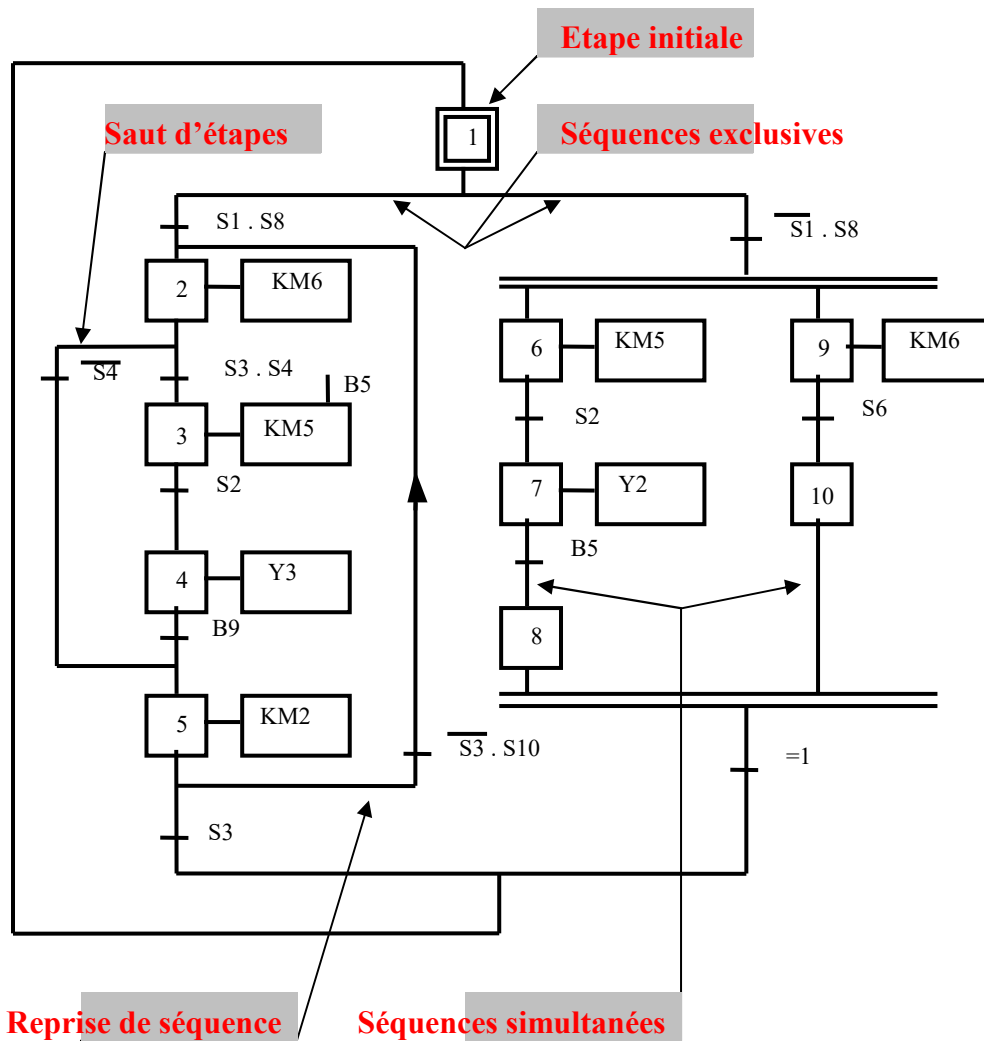
Règle 3 : • Une étape est activée par le franchissement des transitions amont.

- Une étape est désactivée par le franchissement d'une des transitions aval.
- Une action associée à une étape est exécutable si l'étape est active.
- Une action inconditionnelle exécutable est exécutée.

Règle 4 : • Deux transitions simultanément franchissables sont simultanément franchies.

Règle 5 : • Une étape simultanément activée et désactivée reste active.

I.2. Soit le Grafcet suivant :



I.2.a. Compléter la légende du grafcet (rectangles grisés).

I.2.b. Donner les équations d'activation et de désactivation des étapes, ainsi que les équations des sorties.

Etape	Activation	Désactivation
X1	$X_8 \cdot X_{10} + X_5 \cdot S_3$	$X_2 + X_6 \cdot X_9$
X2	$X_1 \cdot S_1 \cdot S_8 + X_5 \cdot \overline{S_3} \cdot S_{10}$	$X_3 + X_5$
X3	$X_2 \cdot S_3 \cdot S_4$	X_4
X4	$X_3 \cdot S_2$	X_5
X5	$X_4 \cdot B_9 + X_2 \cdot \overline{S_4}$	$X_1 + X_2$
X6	$X_1 \cdot \overline{S_1} \cdot S_8$	X_7
X7	$X_6 \cdot S_2$	X_8
X8	$X_7 \cdot B_5$	X_1
X9	$X_1 \cdot \overline{S_1} \cdot S_8$	X_{10}
X10	$X_9 \cdot S_6$	X_1

Sorties	Equations
KM2	X_5
KM6	$X_2 + X_9$
KM5	$X_3 \cdot B_5 + X_6$
Y2	X_7
Y3	X_4

II. Chronogramme

Soit le chronogramme à remplir à partir du Grafcet précédent :

